

This Page Is Inserted by IFW Operations
and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images,
please do not report the images to the
Image Problem Mailbox.**

⑨ 日本国特許庁(JP)

⑩ 特許出願公開

⑫ 公開特許公報(A) 平1-220044

⑬ Int.Cl.⁴

識別記号

庁内整理番号

⑭ 公開 平成1年(1989)9月1日

G 06 F 11/28

3 4 0

A-7343-5B

審査請求 未請求 請求項の数 1 (全6頁)

⑮ 発明の名称 言語処理プログラム検証方式

⑯ 特 願 昭63-46510

⑰ 出 願 昭63(1988)2月29日

⑱ 発 明 者 西 条 寛 神奈川県川崎市中原区上小田中1015番地 富士通株式会社内

⑲ 出 願 人 富士通株式会社 神奈川県川崎市中原区上小田中1015番地

⑳ 代 理 人 弁理士 井 桁 貞一 外2名

明 細 書

ように構成したことを特徴とする言語処理プログラム検証方式。

1. 発明の名称

言語処理プログラム検証方式

3. 発明の詳細な説明

(概要)

2. 特許請求の範囲

言語処理プログラムの動作の正当性を検証する

言語処理プログラム検証方式において、

言語処理プログラムの機能であるIF文などの文を構成する文/式/変数/定数などに対して、予め作成した生成規則のうちから乱数的に選択して当該文に対する乱数文を作成する生成規則選択部(3)と、

この生成規則選択部(3)によって作成された乱数文の実行により引き起こされる結果を、確認文として当該乱数文に対応づけて挿入する確認文挿入部(4)とを備え、

これら作成および挿入された乱数文および確認文からなる一連の検証プログラム(6)を言語処理プログラムに実行させて動作の正当性の検証を行う

言語処理プログラムの動作の正当性を検証する言語処理プログラム検証方式に関し、

検証プログラムを乱数的に自動的に作成して言語処理プログラムの検証を高品質に行うことを目的とし、

言語処理プログラムの機能であるIF文などの文を構成する文/式・変数/定数などに対して、予め作成した生成規則のうちから乱数的に選択して当該文に対する乱数文を作成する生成規則選択部と、この生成規則選択部によって作成された乱数文の実行により引き起こされる結果を、確認文として当該乱数文に対応づけて挿入する確認文挿入部とを備え、これら作成および挿入された乱数文および確認文からなる一連の検証プログラムを言語処理プログラムに実行させて動作の正当性の

検証を行うように構成する。

(産業上の利用分野)

本発明は、言語処理プログラムの動作の正当性を検証する言語処理プログラム検証方式に関するものである。

言語処理プログラムは、適用分野(事務用、技術計算用、システム記述用など)向き言語(COBOL、FORTRAN など)に対応し、多数のシステムが作成されている。この言語処理プログラムの機能の正当性の検査は、マニュアルに基づき、各言語機能毎に検証用のプログラムを作成・実行させ、その実行結果を予想した結果と比較するといった手法が広く用いられている。

一般に、言語処理プログラムの機能は多く、これらの機能の組み合わせ結果となると、確認しなければならない機能の数は無限大となる。このため、言語処理プログラムの機能の正当性の確認には、多大な労力を費やしてきた。このような背景から、言語処理プログラムの機能検査における、大幅な

第1図において、構文・意味記述1は、検証プログラムを構成する文を乱数的に作成するための構文記述および意味記述である。

生成規則選択部3は、構文・意味記述1から乱数的に該当する構文・意味記述を取り出して乱数文を作成するものである。この乱数文が前の文の実行による影響を引き継ぎつつ多数集まって検証プログラムが構成される。

確認文挿入部4は、乱数文の実行によって引き起こされる結果を、確認文として当該乱数文に対応づけて検証プログラム6中に挿入するものである。これにより、検証プログラム内に自分自身の正当性を確認する機構を内蔵するため、自動的にチェックを行うことが可能となる。

(作用)

本発明は、第1図に示すように、言語処理プログラムの機能であるIF文などに対応する構文・意味記述1を参照して、生成規則選択部3が乱数的に1つの構文・意味記述を取り出して乱数文を

労力を削減するための自動検証装置の出現が要望されている。

(従来の技術と発明が解決しようとする問題点)

従来の言語処理プログラムの正当性の確認検査は、予め人手によって作成した検証プログラムを実行させ、その結果をみて正当性をチェックするようにしている。このため、予め作成した検証プログラムを用いた初回の検査時には多くの機能欠陥を検出できるが、2度、3度と検査に用いるに従って、機能欠陥の検出能力が急激に低下する、いわゆる免疫性ができてしまい、品質の高い検証を行い難いという問題点があった。

本発明は、検証プログラムを乱数的に自動的に作成して言語処理プログラムの検証を高品質に行うことを目的としている。

(問題点を解決するための手段)

第1図を参照して問題点を解決するための手段を説明する。

作成し、確認文挿入部4がこの乱数文の実行により引き起こされる結果を、確認文として当該乱数文に対応づけて検証プログラム6中に挿入するようにしている。

従って、これら乱数文および確認文を多数集めた検証プログラム6を、被検証対象の言語処理プログラムに実行させた場合に、自動判定部7が検証プログラム6の実行による検証プログラム6の内部判定結果がOKでない場合に、正常に機能しない旨を結果一覧表8に記載などすることにより、言語処理プログラムの動作検証を自動的に行うことが可能となる。この際、乱数的に生成された多数の検証プログラム6のうち任意のものを実行させることにより、免疫性を回避し、作成者の能力や工数に依存しない高品質の検証を行うことが可能となる。

(実施例)

次に、第1図から第6図を用いて本発明の1実施例の構成および動作を順次詳細に説明する。

第1図において、構文・意味記述1は、乱数文を作成するための構文記述および意味記述である。これは、例えば第3図に示すようなものである（後述する）。

TP（検証プログラム）自動作成部2は、構文・意味記述1から乱数的な検証プログラム6を自動的に作成するものであって、構文・意味記述1から乱数的に該当するものを取り出して乱数文を作成する生成規則選択部3、乱数文による結果を検証するための確認文を挿入する確認文挿入部4、および乱数文名およびその実行結果などを格納する記号表4などから構成されている。

検証プログラム6-1ないし6-nは、TP自動作成部2によって作成された、言語処理プログラムを検査（検証）するためのプログラムである。

自動判定部7は、検証プログラム6-1ないし6-nのうちのいずれかを言語処理プログラムに実行させた結果と、当該実行させた検証プログラム6-1ないし6-nに記述されている確認文の実行による内部判定結果、即ちOK/NGの出力

などを確認し、NGの場合にエラー表示を結果一覧表8に印刷などして、自動的に言語処理プログラムの検証を行うものである。

次に、第2図フローチャートに示す順次に従って、第3図を用いて、第1図構成の動作を順次説明する。

第2図において、図中①は、構文・意味記述を入力する（与える）。これは、例えば第3図構文・意味記述を与えることを意味している。

図中②は、乱数文の作成を行う。これは、第3図図中①から④に示す順序によって、第2行目に示す文に対応して第6行目および第7行目の記載のうち乱数的に第6行目を選択し、かつ第10行目および第11行目の記載のうち乱数的に第10行目を選択して例えば“IF A ≥ 3 THEN B = Num + Num”を生成し、更に、図中⑤（前者のNumに対する乱数値例えば“5”）、⑥（後者のNumに対する乱数値例えば“3”）を持つ乱数文を作成することを意味している（第4図および第5図を用いて詳細に説明する）。こ

の結果、“IF A ≥ 3 THEN B = 5 + 3”が生成される。

図中⑧は、確認文の挿入を行う。これは、図中②で作成した乱数文の実行によって引き起こされる結果、例えば図中⑤の例では、A ≥ 3の条件が満足された場合に、5 + 3 = 8を確認文の形式で、当該乱数文に対応づけて検証プログラム6中に挿入する（第5図を用いて詳述する）。

図中⑨は、文の数がK個よりも大きいかなかを判別する。YESの場合には、検証プログラム6として予定した数Kの乱数文および確認文が対として作成されたので、1つの検証プログラムの作成を終了する。NOの場合には、図中①から⑧を繰り返し実行する。

以上の処理によって、言語処理プログラムの機能を検証するための乱数文および確認文が自動生成され、検証プログラムが作成されることとなる。同様に、検証プログラムの作成を続行し、検証プログラムの数が十分（この例ではN）と判断される場合に全体の処理を終了する。

次に、第4図（イ）“IF A1 ≥ 3 THEN A2 = A2 + 3”という文を、第3図に示すような生成規則に従い、第4図に示す選択順序で生成する。ここで、第4図図中①から④は、第3図図中①から④の記述にほぼ対応している。この作成された第4図（イ）文によって引き起こされる状態変化を確認する確認文を、第5図に示すように作成する。これは、例えば第5図（イ）に示すように、“A1が5、A2が1の値をもつとき”（これらA1、A2の値は、乱数的に生成される）、上記生成した第5図（イ）文（乱数文）の次に、確認文として、“CALL CHECK (10, A2, 1, 10th 'check')”を挿入する。ここで、先頭から第3番目の“4”が正解値である。また、同様に、第5図（ロ）に示す場合（これは条件が満足されない場合）には、正解値“5”が確認文中に記載されている。このような処理は、第1図に示した構文・意味記述1の意味の記述（第3図の各行の括弧内の記述）、および第6図の記号表によって行われる。

以上のように、乱数的に選択して作成した乱数文およびこの乱数文の実行により引き起こされる結果（正解値）をＣＡしし文中に記載しておくことにより、これら乱数文および確認文からなる検証プログラム６－１ないし６－ｎのいずれかを実行させた場合に、自動判定部７が検証プログラム６の内部判定結果を確認することにより、自動的に言語処理プログラムの検証を行うことが可能となる。第５図に示したＣＨＥＣＫというサブルーチンは、正解値と、確認すべき変数の値とを比較し、一致したなら即復帰し、不一致ならテスト項目番号、コメントなど必要な情報を出力し、ＮＧが生じたことをフラグなどで記憶しておくなどの操作を行うようにしている。

第６図は記号表例を示す。これは、１つの検証プログラムに１つ設けられるものであって、全ての乱数文の名前例えばＡ１、Ａ２、Ａ３、・・・、ＡＮと、これら乱数文の実行結果８、５、４・・・とを少なくとも格納したものである。これを用いて、確認文などを作成するようにしている。

４．図面の簡単な説明

第１図は本発明の１実施例構成図、第２図は本発明の動作説明フローチャート、第３図は構文・意味記述例、第４図は本発明の動作説明図、第５図は本発明に係わる乱数文および確認文例、第６図は記号表例を示す。

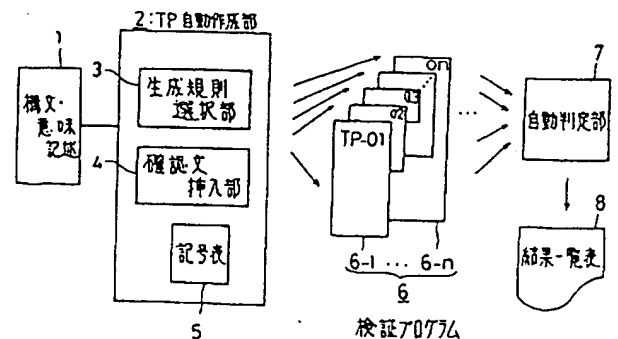
図中、１は構文・意味記述、２はＴＰ（検証プログラム）自動作成部、３は生成規則選択部、４は確認文挿入部、５は記号表、６、６－１から６－ｎは検証プログラム、７は自動判定部、８は結果一覧表を表す。

代理人弁理士 井 附 貞一（外 ２ 名）

尚、第４図図中「×」は、第３図（１４－１）と（１４－２）との間に、第３行目の右辺１、－Ｂに確定するという操作が入ることを表す。

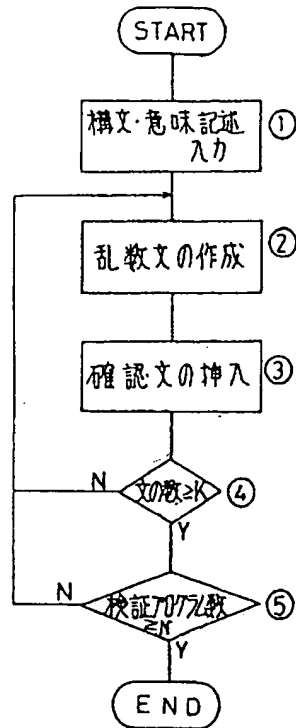
（発明の効果）

以上説明したように、本発明によれば、構文・意味記述１を参照して乱数的に乱数文およびこの乱数文の実行によって引き起こされる結果を確認文として当該乱数文に対応づけて挿入した複数の異なる検証プログラム６－１ないし６－ｎを作成する構成を採用しているため、検証プログラム６－１ないし６－ｎのうちのいずれかを検証対象の言語処理プログラムに実行させ、自動判定部７が検証プログラムの実行による内部判定結果を確認し、ＯＫでない場合に、正常に機能しない旨を結果一覧表８に自動的に記載させて検証することができる。また、乱数的に生成された多数の検証プログラム６－１ないし６－ｎのうちの任意のものを実行させることにより、免疫性を回避して高品質の検証を行うことが可能となる。



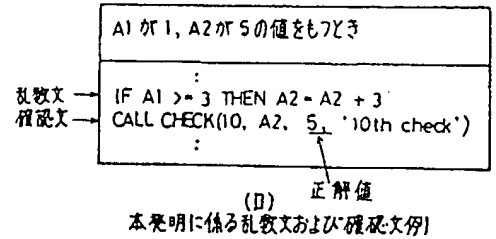
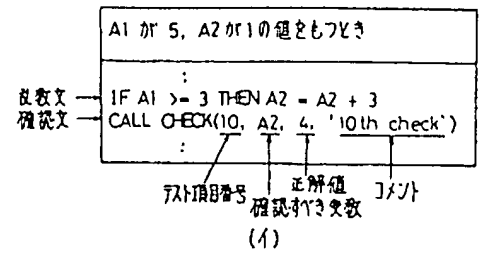
本発明の１実施例構成図

第 1 図



本発明の動作説明フローチャート

第2図



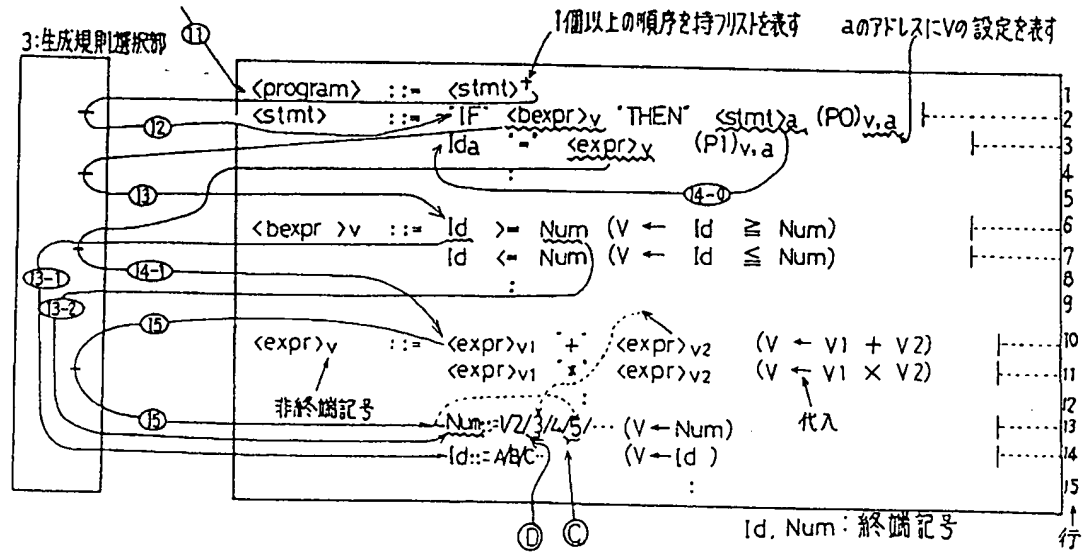
第5図

17の検証用乱数に對して17

Id	値
A1	8
A2	5
A3	4
⋮	
AN	

記号表例

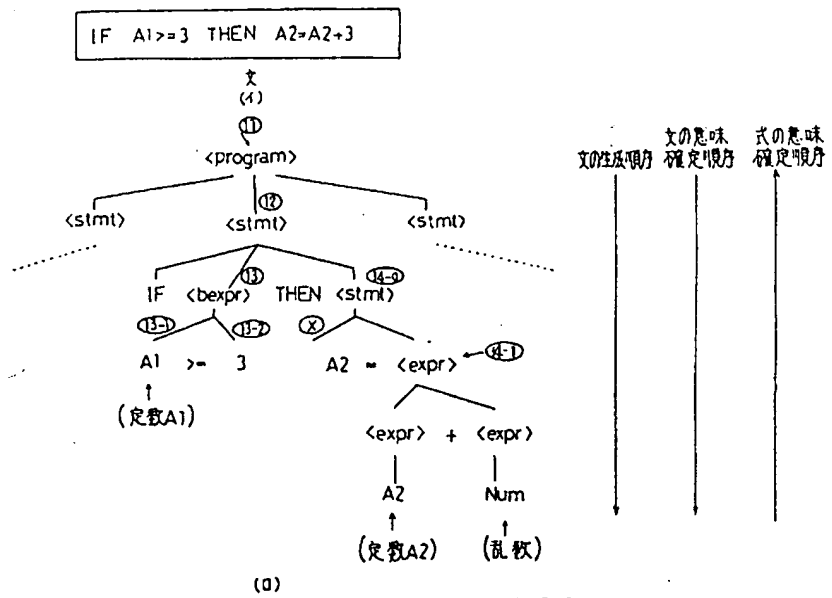
第6図



構文・意味記述例

<***> ::= ... : 生成規則

第3図



本発明の動作説明図

第 4 図